

PROPUESTA PEDAGÓGICA PARA ELECTRÓNICA DIGITAL

Jesús García Millán (Ingeniero Técnico / Licenciado en Pedagogía)

Departamento de Electrónica / EUPLA / jegarcia@unizar.es

- **GUIA DIDÁCTICA PARA CADA UNO DE LOS TEMAS**

- Guión detallado de contenidos / Bibliografía ajustada al guión / Actividades recomendadas al alumno.

- **ITINERARIO DIDÁCTICO PARA CADA CURSO ACADÉMICO** → *La materia se estructura en cuatro vías*

- Conceptos previos de apoyo. → *Semiconductores. Circuitos básicos de puertas lógicas.*

- Materia Troncal para el primer parcial. → *Tema central: “TÉCNICAS DE FABRICACIÓN DE CIRCUITOS INTEGRADOS”.*

- Complemento anual de ampliación. → *Convertidores Digital / Analógico y Analógico / Digital.*

- Materia Troncal para el segundo parcial. → *Tema central: “P.L.D.: DISPOSITIVOS LÓGICOS PROGRAMABLES”.*

- **MODELOS DE EXAMEN TIPO** → *Análisis de su estructura, enunciados y utilidad didáctica*

- Cuestionario de conocimientos previos / Prueba parcial: Cuestiones y Ejercicios.

- Examen de convocatoria: Tema, Cuestiones y Ejercicios.

- **VALORACIÓN DE LAS ACTIVIDADES DEL ALUMNO** → *Procesos de Evaluación alternativos, en función del nivel demostrado*

- Evaluación inicial y continua de los conceptos previos de apoyo / Valoración “a cuenta” de trabajos personales específicos.

- Criterios ponderados para valorar cada parcial y para las convocatorias finales.

- **RECURSOS EN “MOODLE”**

- Enlace para cada uno de los temas, con acceso a la Guía Didáctica y a Foros específicos

- Recursos de apoyo, seleccionados entre los trabajos desarrollados por los alumnos

- **RESULTADOS / CONCLUSIONES**

- Algunos datos estadísticos sobre número de alumnos y resultados académicos.